

Ergänzung des Studienplans

Master Technische Informatik (Computer Engineering)

(Version 1.10.2025)

STUDIENKOMMISSION TECHNISCHE INFORMATIK
 studiendekanat.informatik@tuwien.ac.at

Dieses Dokument ergänzt den mit 1. Oktober 2025 als auslaufend geführten Studienplan *Master Technische Informatik (Computer Engineering)* um Äquivalenzbestimmungen für Pflicht- und Wahlpflicht-Lehrveranstaltungen dieses Studienplans, die ab 1. Oktober 2025 nicht mehr angeboten werden. Die Beschreibung der Module und Lehrveranstaltungen ist den aktuellen Studienplänen zu entnehmen.

1. Überschüssige ECTS-Punkte aus den Pflichtmodulen können als Ersatz für zu erbringende Leistungen in Wahlmodulen sowie als Freie Wahlfächer und/oder Transferable Skills verwendet werden. Überschüssige ECTS-Punkte aus den Wahlmodulen können als Ersatz für zu erbringende Leistungen in den Freien Wahlfächern und/oder Transferable Skills verwendet werden.
2. Fehlen nach Anwendung der Bestimmungen aus den Äquivalenzlisten ECTS-Punkte zur Erreichung der notwendigen ECTS-Punkte für den Abschluss des Masterstudiums, so können diese durch noch nicht verwendete Lehrveranstaltungen aus den Wahlmodulen und/oder Freien Wahlfächern und Transferable Skills im notwendigen Ausmaß abgedeckt werden.

Im Folgenden wird jede Lehrveranstaltung (*alt* oder *neu*) durch ihren Umfang in ECTS-Punkten (erste Zahl) und Semesterstunden (zweite Zahl), ihren Typ und ihren Titel beschrieben. Es zählt der ECTS-Umfang der tatsächlich absolvierten Lehrveranstaltung.

Die Lehrveranstaltungen auf der linken Seite der nachfolgenden Tabelle bezeichnen die alten Lehrveranstaltungen. Auf der rechten Seite sind die Lehrveranstaltungen angegeben, für welche die alten Lehrveranstaltungen jeweils verwendet werden können. Lehrveranstaltungen, die unter demselben Punkt in den Äquivalenzlisten angeführt sind, gelten als äquivalent.

Alt	Neu
4,0/4,0 VO Discrete Mathematics + 5,0/2,5 UE Discrete Mathematics	6,0/4,0 VU Discrete Mathematics
4,5/3,0 VU Advanced Multiprocessor Programming	6,0/4,0 VU Advanced Multiprocessor Programming
4,5/3,0 VU High-Level Synthesis	6,0/4,0 VU Advanced Computer Architecture
6,0/4,0 VU Information Technology in Automation	3,0/2,0 VU Industrielle Automation + 3,0/2,0 Industrielle Kommunikationstechnik
6,0/4,0 VU Information Technology in Automation	6,0/4,0 VU Mobile Robotics
6,0/4,0 VU Formal Methods in Computer Science	6,0/4,0 VU Formal Methods in Systems Engineering
4,5/3,0 VU Algorithmic Geometry	6,0/4,0 VU Algorithmic Geometry
3,0/2,0 VU Computer-Aided Verification + 3,0/2,0 UE Computer-Aided Verification	6,0/4,0 VU Computer-Aided Verification
3,0/2,0 VU Complexity Theory	6,0/4,0 VU Complexity Theory
4,5/3,0 VU Embedded Systems in FPGAs	4,5/3,0 VU Advanced FPGA Design
3,0/2,0 VU Generative AI	6,0/4,0 VU Generative AI
6,0/4,0 VU GPU Architectures and Computing	6,0/4,0 VU GPU Computing and Architectures

4,5/3,0 VU Heuristic Optimization Techniques	6,0/4,0 VU Heuristic Optimization Techniques
4,5/3,0 VU High Performance Computing	6,0/4,0 VU High Performance Computing
4,5/3,0 VU Mobile Robotics	6,0/4,0 VU Mobile Robotics
3,0/2,0 VU Programmanalyse	6,0/4,0 VU Program Analysis
3,0/2,0 VU SAT Solving and Extensions	6,0/4,0 VU SAT Algorithms, Applications, and Extensions
3,0/2,0 VU SoC Architektur und Design	4,5/2,0 VU SoC Architektur und Design
6,0/4,0 PR SoC Vertiefung	6,0/4,0 PR SoC Vertiefung Projekt
3,0/2,0 SE SoC Design Seminar	3,0/1,0 SE SoC Design Seminar
3,0/3,0 VU Vertiefung FPGA Design	4,5/3,0 VU Advanced FPGA Design
2,0/2,0 VO Virtual and Augmented Reality + 4,0/3,0 UE Virtual and Augmented Reality	6,0/4,0 VU Virtual and Augmented Reality

Im Folgenden werden, für die einzelnen Wahlmodule, zusätzliche Wahllehrveranstaltungen aufgeführt.

Wahlmodul *Cyber-Physical Systems*:

- 6,0/4,0 VU Autonomous Racing Cars

Wahlmodul *Verbreiterung*

- 6,0/4,0 VU Generative AI